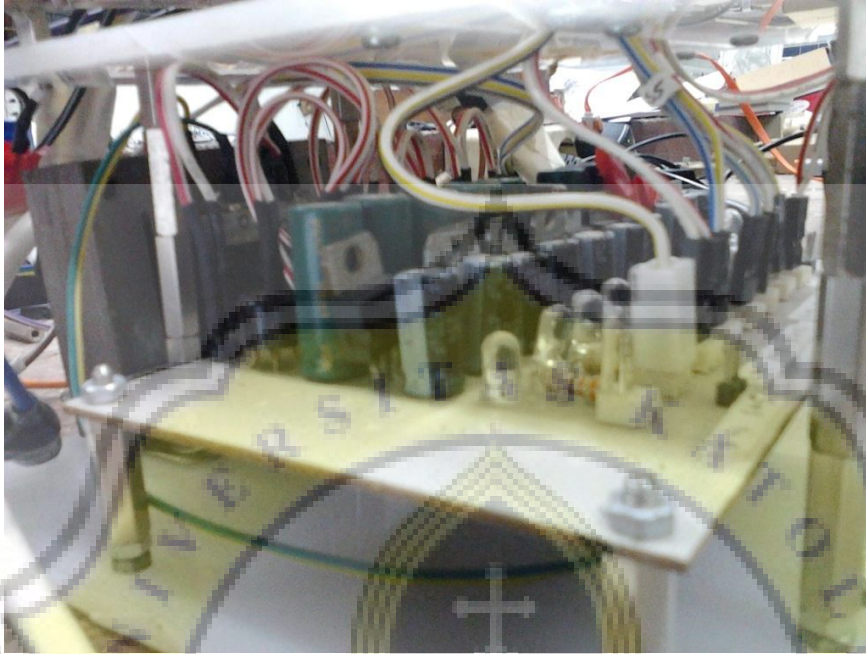
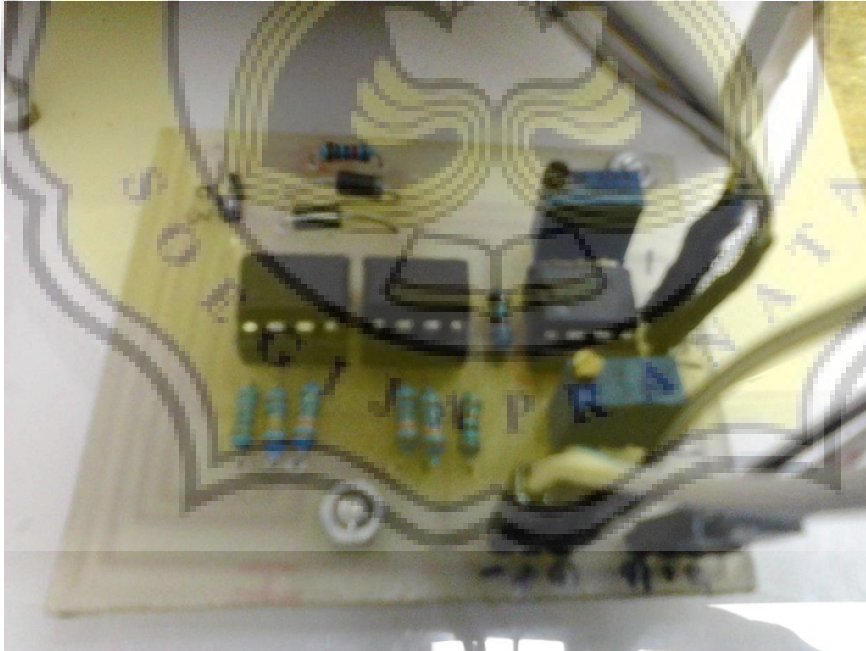


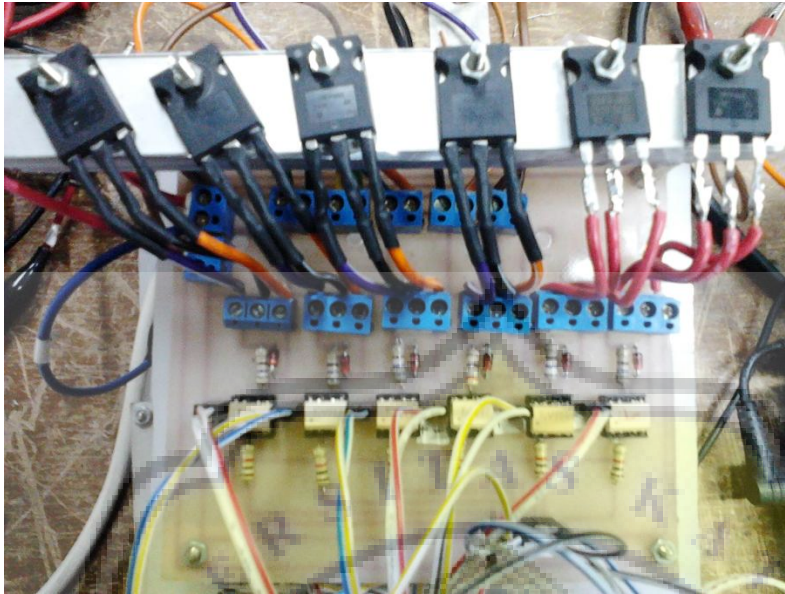
LAMPIRAN



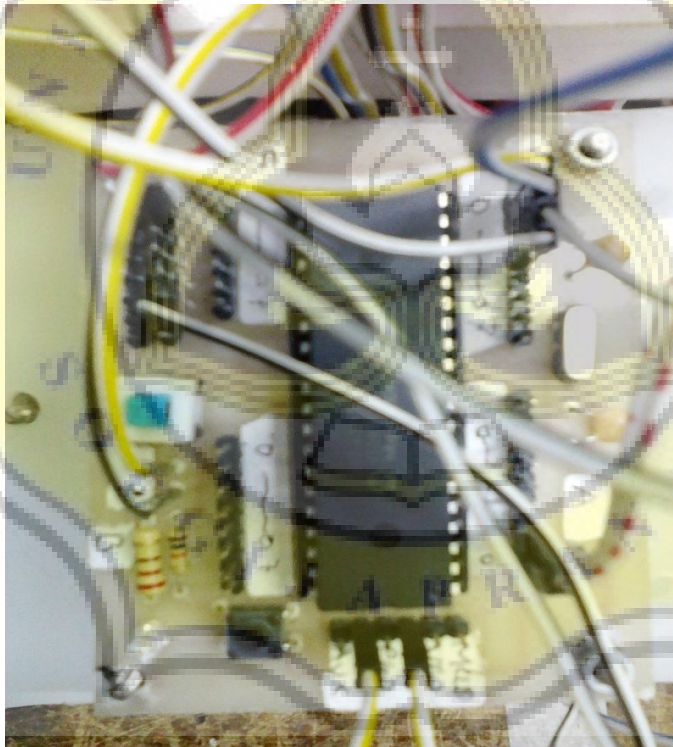
Gambar L.1 Power Supply



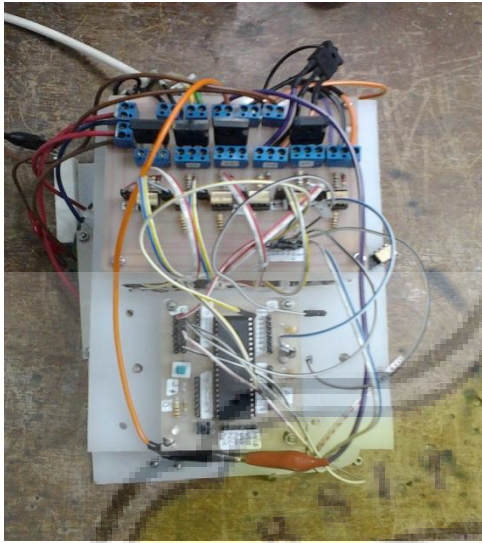
Gambar L.2 Blok Sistem Kontrol



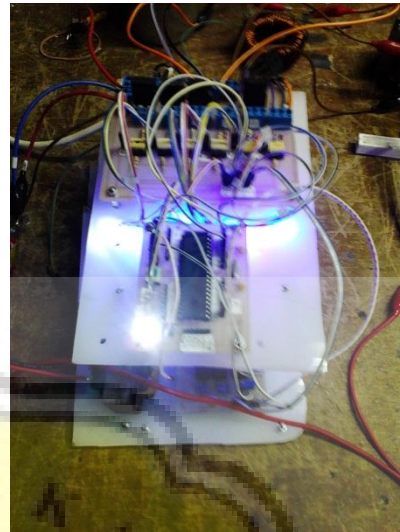
Gambar L.3 Implementasi Multilevel Inverter



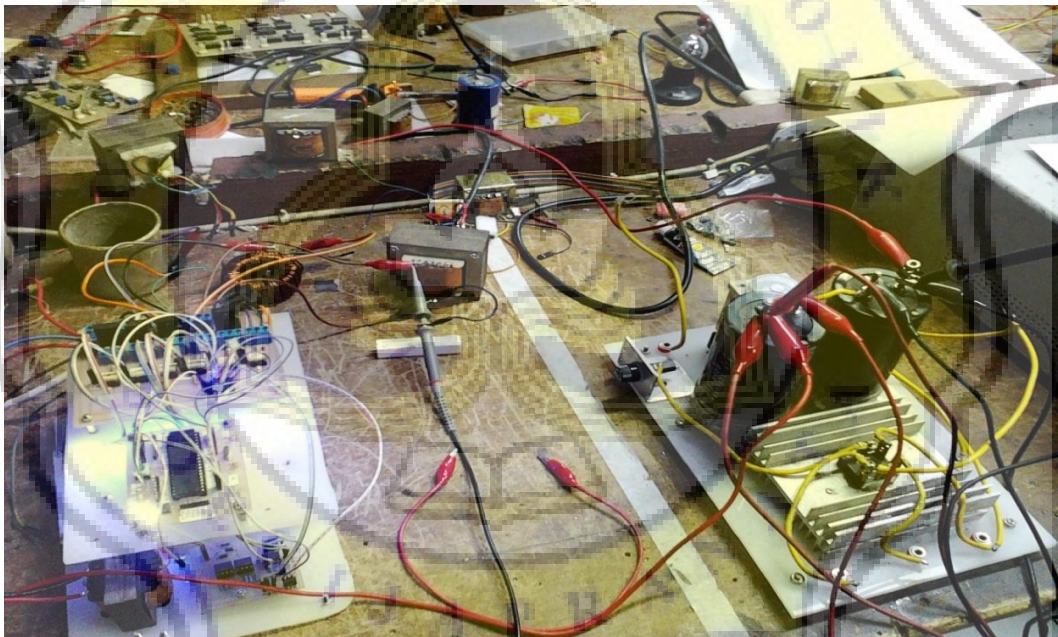
Gambar L.4 Sistem Minimum PIC 18F4550



Gambar L.5 Rangkaian Daya



Gambar L.6 Rangkaian Daya



Gambar L.7 Proses Pengujian

Listing Program Modifikasi *Inverter* tipe Diode Clamp dan H-Bridge untuk membentuk Lima level *Inverter*

```
// MODIFIKASI INVERTER TIPE DIODE CLAMP DAN H-BRIDGE UNTUK  
MEMBENTUK LIMA LEVEL INVERTER
```

```
unsigned bil1,bil2;  
unsigned AD0,AD1;
```

```
void main()
```

```
{  
  //TRISB = 0;          // PORTB is output  
  //PORTB = 0xFF;      // Initialize PORTB  
  CMCON|= 7;  
  // TRISD = 0x00;     // PORTD is output  
  TRISD = 0x00;  
  TRISB=0x00;         // Initialize PORTD  
  TRISA = 0xFF;  
  ADCON1= 0b00001101; //an0 dan an1 analog  
  T0CON = 0b11000000;  
  ADC_Init();  
  //TMR0L=0;
```

```
while(1)
```

```
{  
  bil1=TMR0L/2;  
  bil2=bil1+125;
```

```
AD0=ADC_get_sample(0)/4; //ADC AN0  
AD1=ADC_get_sample(1)/4; //ADC AN1
```

```
if(AD0>=bil2) //S1
```

```
{  
  PORTD.F0=1;  
}
```

```
if(AD0>=bil1) //s2
```

```
{  
  PORTD.F1=1;  
}
```

```
if(AD1>=bil1) // s3
```

```
{  
  PORTD.F2=1;  
}
```

```
if(AD1>=bil2) // s4
{
PORTD.F3=1;
}
```

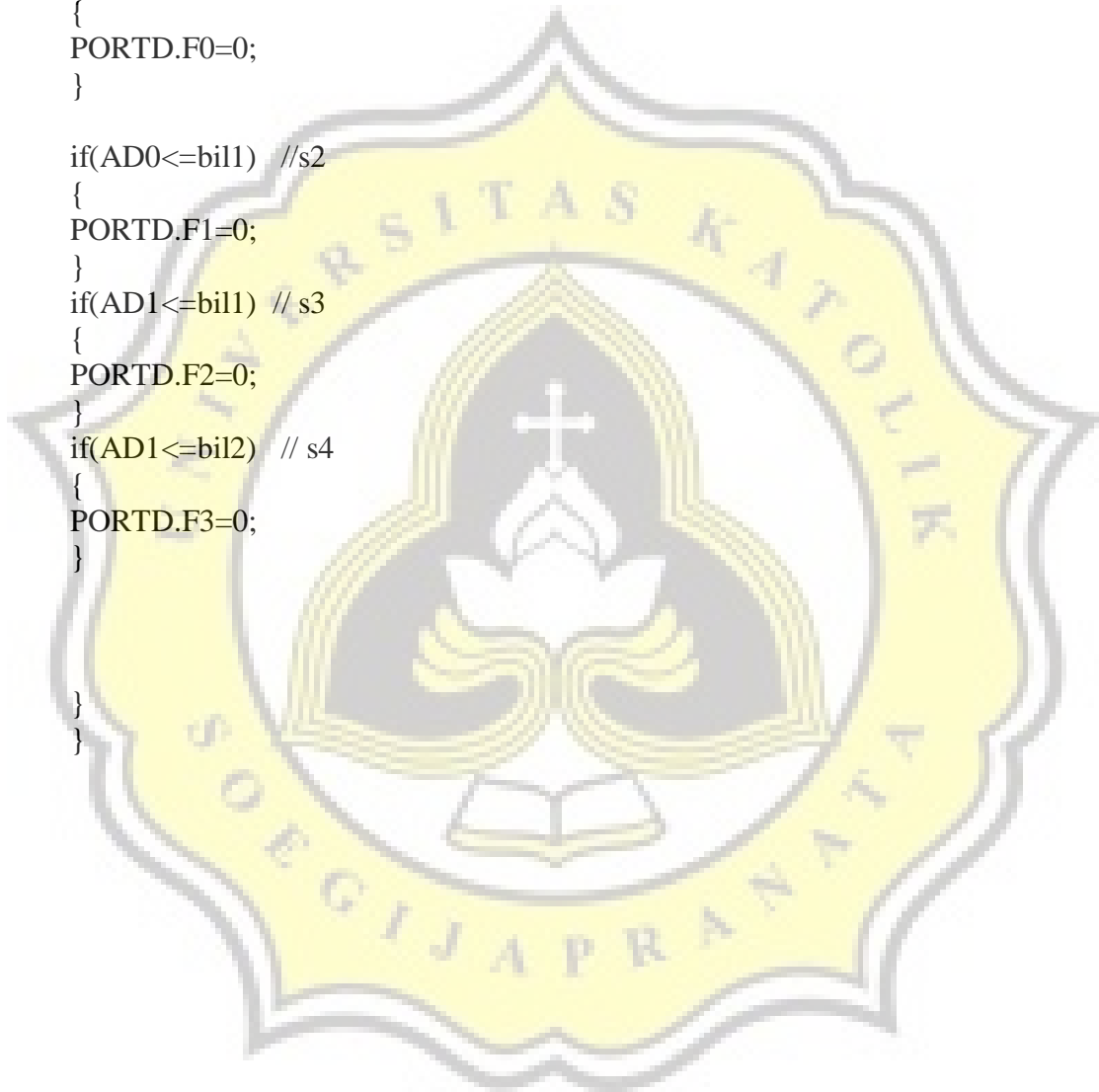
```
if(AD0<=bil2) //S1
{
PORTD.F0=0;
}
```

```
if(AD0<=bil1) //s2
{
PORTD.F1=0;
}
```

```
if(AD1<=bil1) // s3
{
PORTD.F2=0;
}
```

```
if(AD1<=bil2) // s4
{
PORTD.F3=0;
}
```

```
}
}
```



LAMPIRAN

PROSIDING SEMINAR NASIONAL IRWNS 2014

POLITEKNIK NEGERI BANDUNG

Judul:	Hasil Review Paper IRWNS 2014
Dari:	Irwns - (irwns@polban.ac.id)
Kepada:	thomasadiwiliantoro@yahoo.com; adilasosianika@yahoo.com; mardhatrimeilani@polban.ac.id;
Tanggal:	Minggu, 12 Oktober 2014 15:55

Kepada
Ysh. **Bpk Thomas**

Dengan senang hati kami informasikan bahwa paper Bapak **diterima** untuk dipresentasikan di Industrial Research Workshop and National Seminar (IRWNS) 2014 **dengan beberapa revisi didalamnya**. Untuk itu kami kirimkan hasil penilaian/revisi dari tim reviewer IRWNS, dan kami harapkan hasil revisinya dapat kami terima dalam kurun waktu **3 (tiga) hari sejak kami kirimkan**.

Selanjutnya kami mengundang Bapak/ Ibu untuk hadir pada Rabu tanggal **12 November 2014 di Politeknik Negeri Bandung**.

Untuk proses selanjutnya, kami mohon Bapak/ Ibu dapat mengisi dan mengirimkan formulir terlampir kepada panitia IRWNS 2014 (email: irwns@polban.ac.id).

Hormat kami,

Panitia IRWNS 2014