

## BAB V

### PENUTUP

#### 5.1 Kesimpulan

Penerapan topologi paralel inverter terbukti dapat memperbaiki kualitas tegangan dan daya dibandingkan dengan inverter satu fasa pada umumnya, topologi ini mudah dipahami dan dilakukan. Selain itu kendali digital juga memberikan keuntungan dalam mempermudah metode pengendalian dan menghindari komponen analog yang relatif banyak

#### 5.2 Saran

Penggunaan mikrokontroler dengan kemampuan *memory* dan *clock* yang lebih tinggi dapat dijadikan pengganti dari mikrokontroler ATMEGA 8535 agar dapat memperbaiki kualitas dan performa dari sistem kendali, untuk pengembangan rangkaian daya mungkin penggunaan IGBT dapat dipertimbangkan agar inverter dapat melakukan *switching* dalam frekuensi yang lebih tinggi.

Penggunaan sensor juga dapat diterapkan untuk pengembangan dengan metode *close loop*.